


МИНОБРНАУКИ РОССИИ
БАЛТИЙСКИЙ ГОСУДАРСТВЕННЫЙ ТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ
«ВОЕНМЕХ» ИМ. Д.Ф. УСТИНОВА

УТВЕРЖДАЮ
Декан факультета


Страхов С. Ю.
(подпись) ФИО
« 04 » февраля 20 22

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ ВЫЧИСЛИТЕЛЬНЫЕ УСТРОЙСТВА И СИСТЕМЫ

Направление/специальность подготовки	09.03.01 Информатика и вычислительная техника
Специализация/профиль/программа подготовки	Автоматизированные системы обработки информации и управления в бортовых вычислительных системах
Уровень высшего образования	Бакалавриат
Форма обучения	Очная
Факультет	И Информационных и управляющих систем
Выпускающая кафедра	И4 РАДИОЭЛЕКТРОННЫЕ СИСТЕМЫ УПРАВЛЕНИЯ
Кафедра-разработчик рабочей программы	И4 РАДИОЭЛЕКТРОННЫЕ СИСТЕМЫ УПРАВЛЕНИЯ

КУРС	СЕМЕСТР	ОБЩАЯ ТРУДОЁМКОСТЬ (ЗАЧЕТНЫХ ЕДИНИЦ)	ОБЩАЯ ТРУДОЁМКОСТЬ	ЧАСЫ (по наличию видов занятий)								ВИД ПРОМЕЖУТОЧНОГО КОНТРОЛЯ
				АУДИТОРНЫЕ ЗАНЯТИЯ				САМОСТОЯТЕЛЬНАЯ РАБОТА				
				ВСЕГО	ЛЕКЦИИ	ЛАБОРАТОРНЫЙ ПРАКТИКУМ	ПРАКТИЧЕСКИЕ ЗАНЯТИЯ	ВСЕГО	КУРСОВОЙ ПРОЕКТ	КУРСОВАЯ РАБОТА	ДРУГИЕ ВИДЫ САМОСТ. РАБОТЫ	
4	7	3	108	68	34	0	34	40	0	0	40	ЭКЗ.

ЛИСТ СОГЛАСОВАНИЯ

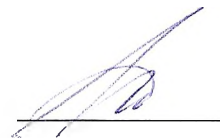
**РАБОЧАЯ ПРОГРАММА СОСТАВЛЕНА В СООТВЕТСТВИИ С ТРЕБОВАНИЯМИ ФЕДЕРАЛЬНОГО
ГОСУДАРСТВЕННОГО ОБРАЗОВАТЕЛЬНОГО СТАНДАРТА ВЫСШЕГО ОБРАЗОВАНИЯ (ФГОС ВО)**

09.03.01 Информатика и вычислительная техника

год набора группы: 2021

Программу составил:

Кафедра И4 РАДИОЭЛЕКТРОННЫЕ СИСТЕМЫ УПРАВЛЕНИЯ
Сотникова Наталья Викторовна, к.т.н., доцент



Программа рассмотрена
на заседании кафедры-разработчика
рабочей программы **И4 РАДИОЭЛЕКТРОННЫЕ СИСТЕМЫ УПРАВЛЕНИЯ**

Заведующий кафедрой Страхов С.Ю., д.т.н., проф.



Программа рассмотрена
на заседании выпускающей кафедры

И4 РАДИОЭЛЕКТРОННЫЕ СИСТЕМЫ УПРАВЛЕНИЯ

Заведующий кафедрой Страхов С.Ю., д.т.н., проф.



РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ ВЫЧИСЛИТЕЛЬНЫЕ УСТРОЙСТВА И СИСТЕМЫ

Разделы рабочей программы

1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ
2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ООП ВО
3. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ
4. ФОРМЫ КОНТРОЛЯ ОСВОЕНИЯ ДИСЦИПЛИНЫ
5. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ
6. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

Приложения к рабочей программе дисциплины

- Приложение 1. Аннотация рабочей программы
- Приложение 2. Технологии и формы обучения
- Приложение 3. Оценочные средства и методики их применения
- Приложение 4. Лист изменений, вносимых в рабочую программу

1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ

Целью освоения дисциплины является формирование следующих компетенций:

ПСК-2.1 — способность осуществлять концептуальное, функциональное и логическое проектирование программного обеспечения для бортовых вычислительных систем
ПСК-2.3 — способность реализовывать программы экспериментальных исследований, включая выбор технических средств и обработку результатов
ПСК-2.5 — способность разрабатывать цифровые вычислительные системы на современной цифровой элементной базе с использованием современных пакетов прикладных программ

Формированию компетенций служит достижение следующих результатов образования:

ПСК-2.1

знания:

основные принципы построения микропроцессорных, информационно-компьютерных и вычислительных систем;

умения:

уметь осуществлять выбор основных функциональных узлов микропроцессорных систем;

навыки:

иметь навыки работы с системами автоматизированного проектирования.

ПСК-2.3

знания:

знать типы современных микропроцессоров и микропроцессорных систем различного назначения, а также их функциональный состав;

умения:

уметь проводить исследования вычислительных устройств и систем, их сравнение по ключевым параметрам;

ПСК-2.5

знания:

знать типы современных микропроцессоров и микропроцессорных систем различного назначения, а также их функциональный состав, современную элементную базу;

умения:

уметь сопрягать различные функциональные узлы микропроцессорных систем;

навыки:

иметь навык разработки микропроцессорных систем в пакетах прикладных программ.

2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ООП ВО

Дисциплина **ВЫЧИСЛИТЕЛЬНЫЕ УСТРОЙСТВА И СИСТЕМЫ** является дисциплиной **вариативной части блока 1** программы подготовки по направлению *09.03.01 Информатика и вычислительная техника*.

Содержание дисциплины является логическим продолжением дисциплин: **МИКРОПРОЦЕССОРНЫЕ УСТРОЙСТВА**.

Содержание дисциплины является основой для освоения дисциплин: **НАДЕЖНОСТЬ РАДИОТЕХНИЧЕСКИХ СИСТЕМ, ЦИФРОВАЯ ОБРАБОТКА СИГНАЛОВ**.

Предварительные компетенции, сформированные у обучающегося до начала изучения дисциплины:

- ПСК-2.3 — Способен реализовывать программы экспериментальных исследований, включая выбор технических средств и обработку результатов
- ПСК-2.4 — Способен выполнять расчет и проектирование деталей, узлов и устройств радиотехнических систем в соответствии с техническим заданием с использованием средств автоматизации проектирования
- ПСК-2.5 — Способен разрабатывать цифровые вычислительные системы на современной цифровой элементной базе с использованием современных пакетов прикладных программ

3. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

Общая трудоемкость дисциплины составляет 3 з.е., 108 ч.

3.1. Содержание (дидактика) дисциплины

КУРС	СЕМЕСТР	Наименование разделов и дидактических единиц	ВСЕГО	Аудиторные занятия в контактной форме			Самостоятельная работа студентов	Формируемая компетенция, %		
				ВСЕГО	Лекции	Практические занятия		ПСК-2.1	ПСК-2.3	ПСК-2.5
4	7	Раздел 1. Введение. Основные сведения. История развития вычислительных систем. Введение в микропроцессорную технику. Основные определения. Обобщенная структура микропроцессорной системы.	6	2	2	0	4	10	10	10
4	7	Раздел 2. Архитектура процессора и система команд. 2.1. Устройства получения информации. Датчики, первичные преобразователи. 2.2. Каналы передачи данных, требования, форматы, аппаратные средства. 2.3. АЦП и ЦАП. 2.4. Микропроцессоры, их классификация, архитектура, принципы, система команд, программное обеспечение. 2.5. Вспомогательные микросхемы, чипсеты. 2.6 Адресация операндов. 2.7 Таймеры.	24	20	4	16	4	10	10	10
4	7	Раздел 3. Обмен информацией в вычислительных системах. 3.1 Последовательный режим обмена информацией. 3.2 Параллельный режим обмена информацией. 3.3 Современные системные шины и интерфейсы периферийных устройств.	20	16	4	12	4	10	10	10
4	7	Раздел 4. Система прерываний микропроцессорной системы. 4.1 Последовательность действий при прерываниях. 4.2 Система приоритетов. 4.3 Идентификация прерывающего устройства.	8	4	4	0	4	10	10	10
4	7	Раздел 5. Система памяти. 5.1 Классификация запоминающих устройств. Описание. Принципы работы. 5.2 Параметры запоминающих устройств.	14	10	4	6	4	10	10	10
4	7	Раздел 6. Внешние устройства ЭВМ и ПЭВМ. 6.1. Средства связи и телекоммуникации. 6.2. Устройства ввода информации. 6.3. Устройства вывода информации. 6.4. Диалоговые средства пользователя. 6.5. Внешняя память, накопители.	8	4	4	0	4	10	10	10
4	7	Раздел 7. Параллельные вычислительные системы. 7.1 Организация параллельных вычислений. Закон Амдала. Закон Густафсона. Закон Сана и Ная. Метрика Карпа-Флетта. 7.2 Классификация архитектур по параллельной обработке данных. 7.3 Организация когерентности многоуровневой иерархической памяти.	8	4	4	0	4	10	10	10
4	7	Раздел 8. Способы организации высокопроизводительных процессоров. 8.1 Ассоциативные процессоры. 8.2 Конвейерные процессоры. 8.3 Матричные процессоры. 8.4 Клеточные и ДНК-процессоры. 8.5 Коммуникационные процессоры.	10	4	4	0	6	10	10	10
4	7	Раздел 9. Вычислительные сети. 9.1 Классификация вычислительных сетей. 9.2 Топологии вычислительных сетей. 9.3 Организация управления вычислительных сетей. 9.4 Виды локальных вычислительных сетей. 9.5 Базовые технологии локальных сетей и актуальные локальные вычислительные сети. 9.6 Общие сведения о сети Internet. 9.7 Базовые пользовательские технологии работы в Internet.	10	4	4	0	6	20	20	20
Всего за 7 семестр			108	68	34	34	40	100	100	100
Всего по дисциплине			108	68	34	34	40	100	100	100

3.2. Аудиторный практикум

№ п/п	Номер и наименование раздела дисциплины	Тема практического занятия	Объем, ауд. часов
1	Раздел 2. Архитектура процессора и система команд.	Изучение таймера на базе микроконтроллера в Multisim	4
2		Изучение датчиков различного назначения и физического принципа действия	4
3		Моделирование взаимодействия АЦП с микроконтроллером в Multisim.	4
4		Моделирование взаимодействия ЦАП с микроконтроллером в Multisim.	4
5	Раздел 3. Обмен информацией в вычислительных системах.	Изучение адаптера параллельного интерфейса	6
6		Изучение адаптера последовательного интерфейса	6
7	Раздел 5. Система памяти.	Изучение работы микросхем статической и динамической памяти. Сопряжение микросхем памяти с микроконтроллером.	6
Всего за 7 семестр			34

3.3. Самостоятельная работа студента (СРС)

№ п/п	Номер и наименование раздела дисциплины	Содержание учебного задания	Объем, часов
1	Раздел 1. Введение.	Изучение предусмотренных программой дидактических единиц раздела 1 с использованием рекомендуемой литературы	4
2	Раздел 2. Архитектура процессора и система команд.	Изучение предусмотренных программой дидактических единиц раздела 2 с использованием рекомендуемой литературы	4
3	Раздел 3. Обмен информацией в вычислительных системах.	Изучение предусмотренных программой дидактических единиц раздела 3 с использованием рекомендуемой литературы	4
4	Раздел 4. Система прерываний микропроцессорной системы.	Изучение предусмотренных программой дидактических единиц раздела 4 с использованием рекомендуемой литературы	4
5	Раздел 5. Система памяти.	Изучение предусмотренных программой дидактических единиц раздела 5 с использованием рекомендуемой литературы	4
6	Раздел 6. Внешние устройства ЭВМ и ПЭВМ.	Изучение предусмотренных программой дидактических единиц раздела 6 с использованием рекомендуемой литературы	4
7	Раздел 7. Параллельные вычислительные системы.	Изучение предусмотренных программой дидактических единиц раздела 7 с использованием рекомендуемой литературы	4
8	Раздел 8. Способы организации высокопроизводительных процессоров.	Изучение предусмотренных программой дидактических единиц раздела 8 с использованием рекомендуемой литературы	6
9	Раздел 9. Вычислительные сети.	Изучение предусмотренных программой дидактических единиц раздела 9 с использованием рекомендуемой литературы	6
Всего за 7 семестр			40

4. ФОРМЫ КОНТРОЛЯ ОСВОЕНИЯ ДИСЦИПЛИНЫ

СЕМЕСТР	НЕДЕЛИ СЕМЕСТРА																
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17
7	ТекК	Задан	ТекК	Задан	ТекК	Задан	ТекК	Задан	ТекК	Задан	ТекК	Задан	ТекК	Задан	ТекК		

Условные обозначения:

- ТекК – вопросы для текущего контроля;
- Задан – задание.

Текущая аттестация студентов проводится в дискретные временные интервалы в следующих формах:

- вопросы для текущего контроля;
- задание.

Рубежная аттестация студентов производится по итогам половины семестра в следующих формах:

- вопросы для текущего контроля;
- задание.

Промежуточная аттестация проводится в формах:

- экзамен.

5. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

5.1. Основная литература по дисциплине:

1. В. В. Воеводин, Вл. В. Воеводин. . Параллельные вычисления. СПб.: БХВ-Петербург, 2015, эл. рес.
2. В. Л. Бройдо, О. П. Ильина. . Архитектура ЭВМ и систем. СПб.: Питер, 2009, эл. рес.
3. О. М. Замятина. . Вычислительные системы, сети и телекоммуникации. Моделирование сетей. Москва: Юрайт, 2020, эл. рес.
4. Э. Таненбаум. . Архитектура компьютера. СПб.: Питер, 2003, 20 экз.
5. Э. Таненбаум. . Компьютерные сети. СПб.: Питер, 2008, 50 экз.

5.2. Дополнительная литература по дисциплине:

не требуется.

5.3. Периодические издания:

1. Радиотехника – XXI век.

5.4. Перечень ресурсов информационно-телекоммуникационной сети "Интернет", необходимых для освоения дисциплины, электронные библиотечные системы:

1. <http://e.lanbook.com> — ЭБС Лань;
2. <http://library.voenmeh.ru/> — Фундаментальная библиотека БГТУ «ВОЕНМЕХ» им. Д.Ф. Устинова.

5.5. Программное обеспечение:

1. NI Multisim - академическая версия.

5.6. Информационные технологии:

взаимодействие с обучающимися посредством ЭИОС Moodle БГТУ «ВОЕНМЕХ» им. Д.Ф. Устинова.

6. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

6.1. Лекционные занятия:

специализированные требования по оборудованию отсутствуют; аудитория с посадочными местами по количеству студентов; доска.

6.2. Практические занятия:

1. Проектор;
2. NI Multisim - академическая версия.

6.3. Прочее:

1. рабочее место преподавателя, оснащенное компьютером с доступом в Интернет;
2. рабочие места студентов, оснащенные компьютерами с доступом в Интернет, предназначенные для работы в электронной образовательной среде.

Аннотация рабочей программы

Дисциплина **ВЫЧИСЛИТЕЛЬНЫЕ УСТРОЙСТВА И СИСТЕМЫ** является дисциплиной **вариативной части блока 1** программы подготовки по направлению *09.03.01 Информатика и вычислительная техника*. Дисциплина реализуется на факультете И Информационных и управляющих систем БГТУ "ВОЕНМЕХ" им. Д.Ф. Устинова кафедрой И4 РАДИОЭЛЕКТРОННЫЕ СИСТЕМЫ УПРАВЛЕНИЯ.

Дисциплина нацелена на формирование *компетенций*:

ПСК-2.1 способность осуществлять концептуальное, функциональное и логическое проектирование программного обеспечения для бортовых вычислительных систем;

ПСК-2.3 способность реализовывать программы экспериментальных исследований, включая выбор технических средств и обработку результатов;

ПСК-2.5 способность разрабатывать цифровые вычислительные системы на современной цифровой элементной базе с использованием современных пакетов прикладных программ.

Содержание дисциплины охватывает круг вопросов, связанных с особенностями построения вычислительных устройств и систем различного назначения.

Программой дисциплины предусмотрены следующие **виды контроля**:

Текущая аттестация студентов проводится в дискретные временные интервалы в следующих формах:

- вопросы для текущего контроля;
- задание.

Рубежная аттестация студентов производится по итогам половины семестра в следующих формах:

- вопросы для текущего контроля;
- задание.

Промежуточная аттестация проводится в формах:

- экзамен.

Общая трудоемкость освоения дисциплины составляет 3 з.е., **108 ч**. Программой дисциплины предусмотрены лекционные занятия (**34 ч.**), практические занятия (**34 ч.**), самостоятельная работа студента (**40 ч.**).

ТЕХНОЛОГИИ И ФОРМЫ ОБУЧЕНИЯ

Рекомендации по освоению дисциплины для студента

Трудоемкость освоения дисциплины составляет 108 ч., из них 68 ч. аудиторных занятий, и 40 ч., отведенных на самостоятельную работу студента.

Рекомендации по распределению учебного времени по видам самостоятельной работы и разделам дисциплины приведены в таблице.

Контроль освоения дисциплины производится в соответствии с Положением о текущем, рубежном контроле успеваемости и промежуточной аттестации обучающихся.

Формы контроля и критерии оценивания приведены в приложении 3 к Рабочей программе.

Наименование работы	Рекомендуемая литература	Трудоемкость, час.
Раздел 1. Введение.		
Изучение предусмотренных программой дидактических единиц раздела 1 с использованием рекомендуемой литературы	В. Л. Бройдо, О. П. Ильина. . Архитектура ЭВМ и систем: СПб.: Питер, 2009 (1,2)	4
Итого по разделу 1		4
Раздел 2. Архитектура процессора и система команд.		
Изучение предусмотренных программой дидактических единиц раздела 2 с использованием рекомендуемой литературы	В. Л. Бройдо, О. П. Ильина. . Архитектура ЭВМ и систем: СПб.: Питер, 2009 (1,2) О. М. Замятина. . Вычислительные системы, сети и телекоммуникации. Моделирование сетей: Москва: Юрайт, 2020 (1,2) Э. Таненбаум. . Архитектура компьютера: СПб.: Питер, 2003 (1,2)	4
Итого по разделу 2		4
Раздел 3. Обмен информацией в вычислительных системах.		
Изучение предусмотренных программой дидактических единиц раздела 3 с использованием рекомендуемой литературы	В. Л. Бройдо, О. П. Ильина. . Архитектура ЭВМ и систем: СПб.: Питер, 2009 (1,2)	4
Итого по разделу 3		4
Раздел 4. Система прерываний микропроцессорной системы.		
Изучение предусмотренных программой дидактических единиц раздела 4 с использованием рекомендуемой литературы	Э. Таненбаум. . Архитектура компьютера: СПб.: Питер, 2003 (1,2)	4
Итого по разделу 4		4
Раздел 5. Система памяти.		
Изучение предусмотренных программой дидактических единиц раздела 5 с использованием рекомендуемой литературы	Э. Таненбаум. . Архитектура компьютера: СПб.: Питер, 2003 (1,2)	4
Итого по разделу 5		4
Раздел 6. Внешние устройства ЭВМ и ПЭВМ.		
Изучение предусмотренных программой дидактических единиц раздела 6 с использованием рекомендуемой литературы	В. В. Воеводин, Вл. В. Воеводин. . Параллельные вычисления: СПб.: БХВ-Петербург, 2015 (1,2)	4

Итого по разделу 6		4
Раздел 7. Параллельные вычислительные системы.		
Изучение предусмотренных программой дидактических единиц раздела 7 с использованием рекомендуемой литературы	Э. Таненбаум. . Архитектура компьютера: СПб.: Питер, 2003 (1,2)	4
Итого по разделу 7		4
Раздел 8. Способы организации высокопроизводительных процессоров.		
Изучение предусмотренных программой дидактических единиц раздела 8 с использованием рекомендуемой литературы	Э. Таненбаум. . Компьютерные сети: СПб.: Питер, 2008 (1,2)	6
Итого по разделу 8		6
Раздел 9. Вычислительные сети.		
Изучение предусмотренных программой дидактических единиц раздела 9 с использованием рекомендуемой литературы	Э. Таненбаум. . Компьютерные сети: СПб.: Питер, 2008 (1,2)	6
Итого по разделу 9		6

ФОНДЫ ОЦЕНОЧНЫХ СРЕДСТВ

Фонды оценочных средств, позволяющие оценить результаты обучения по данной дисциплине, включают в себя:

- вопросы для текущего контроля;
- задание;
- экзамен.

Критерии оценивания

Вопросы для текущего контроля

Студенту предлагается 5 вопросов по результатам прохождения раздела, на которые необходимо дать правильный ответ.. Перечень вопросов приведен в УМК

Задание

Студенту выдается задание, предполагающее моделирование в САПР по заданной тематике, по результатам выполнения которого студент формирует отчет и отвечает на вопросы преподавателя. После этого задание считается выполненным.

Экзамен

На экзамене студенту предлагается 2 теоретических вопроса. Корректный ответ на один вопрос - "удовлетворительно", неполные ответы на два вопроса - "хорошо". Развернутый ответ на два вопроса - "отлично". Перечень вопросов приведен в УМК.

Паспорт фонда оценочных средств

КУРС	СЕМЕСТР	Наименование разделов и дидактических единиц	ВСЕГО	Аудиторные занятия в контактной форме			Самостоятельная работа студентов	Формируемая компетенция, %			НАИМЕНОВАНИЕ ОЦЕНОЧНОГО СРЕДСТВА
				ВСЕГО	Лекции	Практические занятия		ПСК-2.1	ПСК-2.3	ПСК-2.5	
4	7	Раздел 1. Введение.	6	2	2	0	4	10	10	10	Вопросы для текущего контроля
4	7	Раздел 2. Архитектура процессора и система команд.	24	20	4	16	4	10	10	10	Задание
4	7	Раздел 3. Обмен информацией в вычислительных системах.	20	16	4	12	4	10	10	10	Задание
4	7	Раздел 4. Система прерываний микропроцессорной системы.	8	4	4	0	4	10	10	10	Вопросы для текущего контроля
4	7	Раздел 5. Система памяти.	14	10	4	6	4	10	10	10	Задание
4	7	Раздел 6. Внешние устройства ЭВМ и ПЭВМ.	8	4	4	0	4	10	10	10	Вопросы для текущего контроля
4	7	Раздел 7. Параллельные вычислительные системы.	8	4	4	0	4	10	10	10	Вопросы для текущего контроля
4	7	Раздел 8. Способы организации высокопроизводительных процессоров.	10	4	4	0	6	10	10	10	Вопросы для текущего контроля
4	7	Раздел 9. Вычислительные сети.	10	4	4	0	6	20	20	20	Вопросы для текущего контроля
Всего за 7 семестр			108	68	34	34	40	100	100	100	
Всего по дисциплине			108	68	34	34	40	100	100	100	